

CADVIZOR

Make it simple

Circuit design manual

CONTENTS



프로젝트 및 다이어그램 생성

1. 화면 구성

2. 프로젝트 생성

3. 다이어그램 생성

4. 객체 리스트

5. 하네스 코드 입력

6. 옵션 코드 입력

1. 화면 구성





2. 프로젝트 생성





3. 다이어그램 생성

I Heid System Comparent L: CHE splond sufficience Image: [AP1] POWER DIST I Heid System Comparent L: CHE splond sufficience Image: [AP1] POWER DIST I Heid System Comparent L: CHE splond sufficience Image: [AP1] POWER DIST I Heid System Comparent L: CHE splond sufficience Image: [AP1] POWER DIST I Heid System Comparent L: CHE splond sufficience Image: [AP1] POWER DIST I Heid System Comparent L: CHE splond sufficience Image: [AP1] POWER DIST I Heid System Comparent L: CHE splond sufficience Image: [AP1] POWER DIST I Heid System Comparent L: CHE splond sufficience Image: [AP1] POWER DIST I Heid System Comparent L: Che splond sufficience Image: [AP1] Power Dist I Heid System Comparent L: Che splond sufficience Image: [AP1] Power Dist I Heid System Comparent L: Che splond sufficience Image: [AP1] Power Dist I Stand sufficience Comparent L: Che splond sufficience Image: [AP1] Power Dis	Screen	Description	
Add diagram(A) Rows Rows Start char Columns 6 Start char Frame thick 4 Show frame sections Frame thick Columns Columns <	Screen	Iew diagram 2 General Name [AP1]POWER DIST Description Wire code AP Stands num. 1 Sheet Size A3 297 x 420 mm Unit mm Grid step 2 Page Horizontal long Vertical long Section Rows 8 Start char 1 Columns 6 Start char I Frame thick 4 Show frame sections Section Columns 6 Start char A Frame thick Show frame sections	 ● CPOID 그램 생성 ● 프로젝트 선택 후 RMB 클릭 후, Add diagram 버튼 선택 ● Name: 다이어그램 이름 입력 Wire code: 대표되는 회로 이름을 지정 함으로써, 와이어 생성 시, 대표 이름 1번부터 자동 부여함. ● 와이어 이름 편집의 반복 작업 감소 ● 대표 이름이 AP인 경우: APO1, APO2, APO3… 증가 ● 대표이름이 없는 경우, WireO1, WireO2, WirreO3…증가 Sheet: 기본 템플릿 및 환경 셋팅 Section: 템플릿에 표시 될 구역 설정



4. 객체 리스트





5. 하네스 코드 입력





6. 옵션 코드 입력





- 7. 멀티코어 생성
- 6. 스플릿 스플라이스 생성
- 5. 센터스트립 스플라이스 생성
- 4. 와이어 생성
- 3. 핀, 도금 생성
- 2. 디바이스, 커넥터 생성
- 1. 회로 객체 항목 미리 보기

Ⅱ _ 회로 객체 생성

1. 회로 객체 항목 미리 보기





2. 디바이스, 커넥터 생성

Screen 👕 Center strip 🛛 🗷 Twist Device Add 🔒 Aligr ABC) AA **\$** Splice Gold Shield 🛛 Plug Sort Text Table Convert Break Grip point Image Back to text Adjust Move shared link position end line Search Update Print library Copy Paste Wire Silver 🞅 Rotate 🛛 📜 Group 📝 Inline Coax Edit Pin Annotation Utility Cliphoa







Description

① Home탭의 Device, Plug, Inline 버튼 클릭

② 다이어그램에서 마우스 드래그

- 커넥터 방향성: 디바이스 접촉 시, 플러그 커넥터 방향은 자동
- 회전: 단축키 'R'을 누르면, 90도 회전 후, 생성
- 자동 핀 생성: 'Ctrl'을 누르면, 핀 자동 생성

■ **취소:** 'Esc'

• 반복 실행: 'Space'



• <mark>3</mark>. 핀, 도금 생성





4. 와이어 생성

Screen	Description
Wre Image: Shield wire	■ 와이어 생성
A. 라이브러리 정보가 없는 커넥터 연결Image: Plane interval inter	A. 라이브러리 정보가 없는 커넥터 연결 시, 일반 핀 생성과 동시에 와이어 생성 ① Home탭의 Wire 버튼 클릭 ② 다이브러리 정보가 있는 커넥터 연결 시, 라이브러리 핀 생성과 동시에 와이어 생성 ① Home탭의 Wire 버튼 클릭 ② 라이브러리 핀 선택 ③ 다이어그램에서 드래그 • 취소: 'Esc' • 반복 실행: 'Space'



4. 와이어 생성

Screen	Description
1 Center strip Device Add Add Image Image <td< th=""><th>■ 와이어 생성</th></td<>	■ 와이어 생성
	 회로도 작성 시, 와이어를 일정 간격으로 생성 할 수 있도록 핀 사이의 간격을 그리드 개수로 표현
P131 PNI WIRE236 C 한쪽 방향에 핀이 있을 경우 한쪽 방향에 핀이 있을 경우	



5. 센터스트립 스플라이스 생성

Screen Center strip Twist AB **A** AA Convert Break Grip point Image Back to text Adjust Move shared link position end line Search Update Print library Table Copy Paste Wire Text ≷ Rotate 🛛 📜 Group Silver 🛘 Inline Edit Utility

A. 와이어 생성 시, 센터 스트립 자동 생성





B. 일반 센터 스트립 생성





■ 센터스트립 스플라이스 생성

Description

A. 와이어 생성 시, 센터스트립 자동 생성 ① Home탭의 Wire 버튼 클릭 ② 주선이 되는 와이어로 부터 생성

B. 일반 센터 스트립 생성

① Home탭의 Center strip 버튼 클릭
 ② 주선이 되는 와이어로 부터 생성

• 이름: 센터 스트립 이름은 주선의 이름을 참조한다. ex) 주선의 이름이 AP17일 경우: AP17_1, AP17_2, AP17_3...

■ **취소:** 'Esc'

• 반복 실행: 'Space'



6. 스플릿 스플라이스 생성

			Screen
Twist triangle Spice triangle Spice triang	Device Silv Plug Gol Silv	d d er Text Table	Convert Break Grip point Image Back to text Adjust Move shared link Stared Later Group Coup Paste
Wire	Component Pin	Annotation	Edit Clipboard Utility







Description

① Home탭의 Splice 버튼 클릭

② 대상이 되는 와이어 선택

• 와이어 절단: 와이어와 새로운 와이어가 연결 된다.



7. 멀티코어 생성

Screen	Description
Wire Image: Convert Break Grip point Image Back to text Adjust Wire Image: Convert Break Grip point Image Back to text Adjust Move History Image: Convert Break Grip point Image Back to text Adjust Move History Image: Convert Break Grip point Image Back to text Adjust Move History Image: Convert Break Grip point Image Back to text Adjust Move History Image: Convert Break Grip point Image Back to text Adjust Move History Image: Convert Break Grip point Image Back to text Adjust Move History Image: Convert Break Grip point Image Back to text Adjust Move History Image: Convert Break Grip point Image Back to text Adjust Move History Image: Convert Break Grip point Image Back to text Adjust Move History Image: Convert Break Grip point Image Back to text Adjust Move History Image: Convert Break Grip point Image Back to text Adjust Move History Image: Convert Break Grip point Image Back to text Adjust Move History Image: Convert Break Grip point Image Back to text Adjust Move History Image: Convert Break Grip point Image Back to text Adjust Move History Image: Convert Break Grip point Image Back to text Adjust Move History Image: Convert Break Grip point Image Back to text Adjust Move History Image: Convert Break Grip point Image: Convert Break Grip poi	■ 멀티코어 생성
	① 와이어 선택
	② Home탭의 멀티코어(Twist, Shield, Coax) 버튼 클릭
AP35 생성 완료 AP36 MC7 MC7	



■ 회로 객체 속성 편집

1. 커넥터 속성

2. 와이어 속성

1. 커넥터 속성





2. 와이어 속성





쉐어드 회로 객체 생성 \mathbb{N}

- 1. 쉐어드 디바이스, 커넥터 전환
- 2. 쉐어드 디바이스, 커넥터 생성 (1)
- 3. 쉐어드 디바이스, 커넥터 생성 (2)
- 4. 쉐어드 와이어 전환
- 5. 쉐어드 와이어 생성 (1)
- 6. 쉐어드 와이어 생성 (2)
- 7. 쉐어드 멀티코어 전환
- 8. 쉐어드 멀티코어 생성

1. 쉐어드 디바이스, 커넥터 전환





2. 쉐어드 디바이스, 커넥터 생성(1)





3. 쉐어드 디바이스, 커넥터 생성(2)

		Screen		
Image: Spice Image: Spice Image: Spice Image: Spice Wire Vire Image: Coax Wire Coax	Device Plug Gold I Plug Siver Inine Siver Omponent Pin Annota	Table Convert Break Grip point Image Back to text position Edit	Adjust end line Align · B Scale Sort · Rotate Group ·	Copy Paste Cipboard Utility



Description

① 마우스 RMB -> Shared -> Create 버튼 클릭

② 다이어그램에서 드래그

	_		DEV1	0		•				
			Add pin(A)							-
		×	Delete(D)	Delete						
		٦	Copy(C)	Ctrl+C						
			Shared(S)		۲	6	Convert(V)	Ctr	rl+M	
			Properties(P)			*5	Revert(R)	g	trl+P	
		•	•	•	•	٩	Create(C)	0	٧.	
			//			66	Find(F)			
· t	<u>.</u>		11	۱.		đ	· ·	•	•	





4. 쉐어드 와이어 전환





5. 쉐어드 와이어 생성(1)





6. 쉐어드 와이어 생성(2)





7. 쉐어드 멀티코어 전환





8. 쉐어드 멀티코어 생성





∨ _ 회로 객체 컨트롤

- 커넥터, 디바이스 연결 및 해제
 와이어, 커넥터 연결 및 해제
 쉐어드 와이어, 커넥터 연결 및 해제
- 4. 쉐어드 와이어 연결 정보 추적

1. 커넥터, 디바이스 연결 및 해제

Screen

Wire Vite Coax Vite Component Pi	Ver Text Table Co si	Convert Break (shared link	rip point Image Bi	ack to text Adjust I position end line Edit	Move Rotate C Group	Copy Paste	Search Update Print library Utility
----------------------------------	-------------------------	--------------------------------	--------------------	---	---------------------	------------	---











2. 와이어, 커넥터 연결 및 해제





> 3. 쉐어드 와이어, 커넥터 연결 및 해제

Screen	Description
Image: Center strip Image: Center strip<	■ 쉐어드 와이어, 커넥터 연결 및 해제 ● 일반 와이어 연결 및 해제 방법과 동일
DEV22 P80 이지 및 재 연결 이2.TEST.PIN1/P61 P91 DEV23 02.TEST PIN1,P00 U2.TEST.PIN1/P61 P81 DEV23 P81 DEV23	• 해제 및 재 연결 시, 와이어와 핀의 연결 정보인 오프페이지 텍스트 실시간 자동 업데이트



• 4. 쉐어드 와이어 연결 정보 추적

Wire V N	nterstrip 22 Twist Device Add Device Shield Device Shield Device Gouponent Pin Annotation Fex Table Convert Break Grip point Image Back to text Adjust Point Break Grip point Break Grip point Image Back to text Adjust Point Break Grip point Image Back to text Adjust Point Break Grip point B	■ 쉐어드 와이어 연결 정보 추적
		• 쉐어드 와이어 오프페이지 더블 클릭 시, 연결 정보 시트 활성 화.



↓ 유틸리티 기능

1. 와이어 끝단 맞추기

2. 그립포인트 추가, 삭제

3. 옵션 필터
─ 1. 와이어 끝 단 맞추기

Screen	Description
Wre *** Center strip *** Twist Device ** Add Add *** Splice *** Table *** Table *** Table *** Splice *** Spl	■ 와이어 끝 단 맞추기
	① Wire 선택
	② Home탭의 Adjust end line 버튼 클릭



2. 그립포인트 추가, 삭제





3. 옵션 필터





₩ _ 그래픽 객체 생성

1. 일반 객체 생성

2. 텍스트 삽입

3. 표삽입

4. 이미지 삽입

1. 일반 객체 생성





· 2. 텍스트 삽입





<mark>3</mark>. 표 삽입





<mark>4</mark>. 이미지 삽입





그래픽 객체 편집 VIII

- 1. 객체 선택
- 2. 회로 찾기
- 3. 반전,축척,회전,정렬,배치
- 4. 그룹 묶기, 풀기

- 5. 객체 복사, 붙여 넣기

6. 클립보드 붙여 넣기

8. 텍스트 스타일 편집

7. 객체 스타일 편집

1. 객체 선택





· <mark>2</mark>. 회로 찾기





3. 반전, 축척, 회전, 정렬, 배치





[>] 3. 반전, 축척, 회전, 정렬, 배치

(MICRO)

Screen	Description
Wre Image: Convert strip Image: Convert s	■ 축척
	① 축척 적용할 회로 객체 선택
1.33배 축척 MP RLY	② Home탭의 Scale 버튼 클릭
<u>F/PIIMP RI Y</u> 0.587배 축척 D RI Y	③ 마우스 위치 점으로 배율 조절 또는 숫자 입력
	• 완료: 'Enter'
	• 취소: 'Esc



반전, 축척, 회전, 정렬, 배치





반전, 축척, 회전, 정렬, 배치





반전, 축척, 회전, 정렬, 배치





<mark>4.</mark> 그룹 묶기, 풀기





[、] 5. 객체 복사, 붙여 넣기

Screen	Description
Image: Splice with with with with with with with with	▣ 객체 복사, 붙여 넣기
	① 복사, 붙여넣기 적용할 일반 객체 선택
	② Home탭의 Copy, Paste 버튼 클릭
	③ 마우스 드래그 시 객체 이동
2 0 AVSS AP78 0.3 L · · · · · · · · · · · · · · · · · ·	• 이름 재 생성: 회로 이름이 고유한 이름으로 자동 부여 됨
1 Ctrl + C / Ctrl+V 4 3 AVSS AP80 0.3 L 4 3 AVSS AP81 0.3 L Copy Mode Selection X INT_ANT1 INT_ANT1 INT_ANTE AVSS AP80 0.3 L AVSS AP81 0.3 L	 이름 복사: 같은 회로 이름으로 복사 되지만 ID값은 다르게 부여되어, 공유하지 못함 권장하지 않음, DRC 항목의 중복 네임으로 수정 필요.
	▪ 도형으로 처리: 일반 도형으로 복사되며 모델 정보가 없음
	• 단축키: Ctrl + C / Ctrl + V



6. 클립보드 복사, 붙여 넣기





7. 객체 스타일 편집





8. 텍스트 스타일 편집





⋉ _ 뷰 컨트롤

1. 카메라 영역

2. 윈도우 나열 방식 설정

1. 카메라 영역





2. 윈도우 나열 방식 설정





X 회로도 관리

1. 프로젝트 복사, 개정

- 2. 프로젝트 파일(.cpf) 내보내기, 가져오기
- 3. 프로젝트 PDF 파일 저장, 프린트 출력하기



Screen Description New project ■ 프로젝트 복사, 개정 Name NU Schematic Diagram _ Test01_ Rev. ① 프로젝트에서 마우스 RMB -> Copy, Revision 클릭 Desc. NU Schematic Diagram _Test01 • Copy: 프로젝트 복사로써, 이름은 중복 될 수 없으며, 개정은 NU Schematic Diagram LI... A N 📾 프로젝트 복사 같다. PROJE ₽ **v** 📾 Unload(U) ឹរ ■ Revision: 프로젝트 복사로써, 이름은 같고, 개정은 중복 될 Delete(D) ീ 2 수 없다. DD1 SYSTEI 😥 Edit(E) ា 3 Gopy(C) Revision(R) Repair(P) New project × Export(X) Name import(I) Rev. 📋 Report(B) Reorder sheet numbers(O) Desc. NU Schematic Diagram _ Test01 Add diagram(A) 4 프로젝트 개정



2. 프로젝트 파일(.cpf) 내보내기, 가져오기





3. 프로젝트 PDF 파일 저장, 프린트 출력 하기





X | 회로도 DRC 및 산출물

- 1. 빌드 리스트 구성
- 2. Design Rule Check(DRC)
- 3. 산출물(와이어 리스트, 커넥터 리스트, 심볼도…)

1. 빌드 리스트 구성





2. Design Rule Check(DRC)

 ■ Design Rule Check(DRC): 디자인 규칙 검사를 통해 경고 및 에러 메시지가 출력되며 마우스 클릭 시, 해당 도면을 추직한다. • @ Design Rule Check(DRC): 디자인 규칙 검사를 통해 경고 및 에러 메시지가 출력되며 마우스 클릭 시, 해당 도면을 추직한다. • @ Design Rule Check(DRC): 더자인 규칙 검사를 통해 경고 및 에러 메시지가 출력되며 마우스 클릭 시, 해당 도면을 추직한다. • @ Design Rule Check(DRC): 더자인 규칙 검사를 통해 경고 및 에러 메시지가 출력되며 마우스 클릭 시, 해당 도면을 추직한다. • @ Design Rule Check(DRC): 더자인 규칙 검사를 통해 경고 및 에러 메시지가 출력되며 마우스 클릭 시, 해당 도면을 추직한다.
 ✓ 에 드 Custom ✓ 에 드 Custom ✓ 은 Center-Stripped Splice - Branch Wire Check ✓ 은 Connector / Wire Connection by Harness ✓ 은 Wire Connector Harness Attribute DRC ✓ 은 Inline - Wire To Wire Material ✓ 은 Inline - Wire To Wire Material ✓ Category: Connectivity ✓ Category: Consistency



3. 산출물(와이어리스트, 커넥터 리스트, 심볼도…)





XⅡ _ 심볼 설계 모듈

1. 화면 구성

2. 커넥터 심볼

1. 화면 구성



■ 화면 구성 ① App menu - Activate application - Symbol design 어플리케이션 변경을 통해, 심볼 모듈 실행 ② Ribbon bar menu ■ Home: 심볼 생성 시, 가장 자주 사용하는 기능 배치 ▪ Drawing: 도형 및 스타일 셋팅 기능 배치 • View: 카메라 컨트롤 및 UI 컨트롤 기능 배치 • Connector: 라이브러리 모듈에서 입력한 Partnumber를 검색 한 후, 도면에서 사용할 실제 커넥터 심볼을 생성. 핀 위치는 정확하게 입력 해야 함. ■ Template: 도면 정보에 관련된 양식을 생성 • Etc: 도면에서 참고 자료로 사용할 심볼을 생성 EX) Fuse, Relay, Diode… ④ Import – DWG,DXF 타 제품의 CAD파일을 불러올 수 있는 기능으로, 심볼을 재 사용

Description



. 커넥터 심볼





Х ■ 라이브러리 모듈

1. 화면 구성

2. 커넥터 라이브러리

3. 와이어 라이브러리
1. 화면 구성





2. 커넥터 라이브러리





> 3. 와이어 라이브러리

Screen				Description
CADVizor Library		, (A)		. ■ 와이어 라이브러리
New Delete Connector Wre Code management	Horozontal Original return Window © Migration © Settings © Skins ©			① 와이어 라이브러리 전체 검색
Wire Main	0 2	Detail In [Image]	omation 6 @	② 컬럼 별 세부 항목 검색
Favorite Cross Setton Area Outside Dameter	Katerial Base Number Series Suppler Number Manufacturer Number OEM Number Name Alas Description L	Jinit Width Height Depth Length Weight Status	9	③ 이미지 관리 기능
	WS5 // // // // // // // // // // // // //	0 0 0 0 1ake 0 0 0 0 1ake 0 0 0 0 1ake 0 0 0 0 0 1ake 0 0 0 0 1ake 1ake 0 0 0 0 0 1ake		④ 와이어 컬러 관리
6 公 3 0 7 公 5 0 8 公 8 0 9 公 0.3 0	VS V	0 0 0 0 0 74ke 0 0 0 0 0 74ke 0 0 0 0 0 74ke 0 0 0 0 0 74ke		⑤ 첨부파일 관리 가능
10 公 0.5 0 11 公 0.85 0 12 公 1.25 0 13 公 2 0	NSSX ///////////////////////////////////	0 0 0 0 0 0 7 ake 0 0 0 0 0 0 7 ake 0 0 0 0 0 0 7 ake 0 0 0 0 0 7 ake		⑥ 이력 관리 가능 (추가 및 변경 이력 관리)
14 公 0.3 0 15 公 0.5 0 16 公 0.75 0 17 公 0.85 0	VISSR VISSR VISSR VISSR	0 0 0 0 0 0 1 ake 0 0 0 0 0 0 ake 0 0 0 0 0 0 0 ake 0 0 0 0 0 0 ake 0 0 0 0 0 0 ake	de] 💿 🖨	⑦ 추가, 삭제, 첨부파일 다운로드
18 ☆ 1.25 0 19 ☆ 2 0 20 ☆ 2.5 0 21 ☆ 0.3 0 22 ☆ 0.5 0	WSSRF WSSRF ESSRF ESSRF	0 0 0 0 0 0 1 fabe 0 0 0 0 0 0 0 fabe 0 0 0 0 0 0 1 fabe 0 0 0 0 0 1 fabe 0 0 0 0 0 0 fabe	4	⑧ 즐겨 찾기 등록 유무
23 公 0.75 0 24 公 0.85 0 25 公 1.25 0 26 公 2 0 27 公 2.5 0	ESSF ESSF ESSF ESSF ESSF ESSF	0 0 0 0 0 0 6 false 0 0 0 0 0 6 false 0 0 0 0 0 0 6 false 0 0 0 0 0 6 false 0 0 0 0 0 7 false	ent Files] 🛞 🍙 🔮	
28 ☆ 0.5 0 29 ☆ 0.85 0 30 ☆ 15 0 31 ☆ 30 0	IEXAF	0 0 0 0 0 0 0 false 0 0 0 0 0 0 false 0 0 0 0 0 0 false 0 0 0 0 0 false	5	
32 レイ 40 00 33 公 3 00 34 公 5 00 35 公 0.85 00 36 公 3 0.0	VUM5F VXXF LEXF LEXF	0 0 0 0 0 0 0 0 1866 0 0 0 0 0 0 0 6 fabe 0 0 0 0 0 0 0 6 fabe 0 0 0 0 0 0 6 fabe	Action Author Date 0 Create 6 2017-06-22 02:43:55	







